



All. 13

DESTINAZIONE n. 13 – Viaggio di studio Corso di Laurea Triennale in Ingegneria Elettronica e Corso di Laurea Magistrale in Ingegneria Elettronica

Docenti organizzatori:	Daniel Lizzit
Dipartimento:	DPIA – Dipartimento di Politecnico di Ingegneria e Architettura
Corso/i di studio coinvolto/i:	Laurea Triennale in Ingegneria Elettronica Laurea Magistrale in Ingegneria Elettronica
n. studenti-partecipanti previsti:	10 Il viaggio verrà attivato con un minimo di 5 studenti vincitori. I candidati “riserva” (oltre il 10° vincitore) potranno partecipare al viaggio a proprie spese.
Durata e periodo di mobilità:	maggio/giugno 2025
Destinazione:	Paese: Francia Città: Grenoble Università/Istituzione partner: Grenoble INP– LETI
n. CFU rilasciati (min. 2):	3 CFU
Titolo del viaggio di studio	Visita al polo tecnologico MINATEC di Grenoble.
Descrizione di massima del progetto (obiettivi, dettaglio delle attività previste, contributo didattico del partner straniero)	La visita al polo tecnologico MINATEC e alle istituzioni di ricerca LETI e Grenoble-INP offrirà agli studenti un’esperienza immersiva nel campo della microelettronica e delle tecnologie avanzate. Attività previste: Visita alla camera pulita del Grenoble-INP/CIME, con esplorazione dei processi di fabbricazione di dispositivi micro e nano-elettronici. Tour dello show-room del LETI, istituto di ricerca dedicato alla nano- e micro-elettronica. Visita allo stabilimento STMicroelectronics di Crolles, specializzato nella produzione di circuiti integrati su wafer di silicio da 300 mm. Rinnovo dell’exchange student agreement tra l’Università di Udine e Grenoble-INP per rafforzare il programma Erasmus.



	Il partner straniero offrirà supporto didattico fornendo conoscenze tecniche avanzate e accesso alle infrastrutture di ricerca, arricchendo la formazione pratica e il networking internazionale.
--	---

I requisiti specifici, oltre a quelli generali (v. art. 2), per poter beneficiare di una borsa di studio “Viaggi di studio all'estero” sono:

- Certificato di conoscenza della lingua inglese di livello uguale o superiore al B1 (l'elenco dei certificati e relativa validità è disponibile al link: https://www.cla.uniud.it/fileadmin/DOCUMENTI/CERTIFICAZIONI_INTERNAZIONALI/certificazioni_per_sito_inglese_NUOVO_dal_2024_.pdf).

In alternativa, autocertificazione del superamento della prova di accertamento linguistico (PROVA DI CONOSCENZA DELLA LINGUA INGLESE) In alternativa, autocertificazione di superamento della prova di accertamento linguistico durante il percorso di studi triennale entro il 31.01.2025.

Presentazione della domanda di partecipazione: v. art. 3

Selezione dei candidati e criteri di valutazione:

I candidati verranno valutati sulla base dei seguenti criteri per un totale di max. 100 punti:

- Percorso formativo: (max. 60 punti) (v. art. 4)
- Valutazione del docente (max. 40 punti), nello specifico:

Per gli studenti della Laurea Triennale, il superamento dei seguenti esami:

FISICA II - FONDAMENTI DI CHIMICA E STATO SOLIDO punteggio massimo di 15 punti

voto maggiore o uguale a 28 (15 punti)

voto compreso tra 24 e 27 (10 punti)

voto compreso tra 18 e 23 (5 punti)

FONDAMENTI DI ELETTRONICA ANALOGICA - FONDAMENTI DI ELETTRONICA DIGITALE punteggio massimo di 15 punti

voto maggiore o uguale a 28 (15 punti)

voto compreso tra 24 e 27 (10 punti)

voto compreso tra 18 e 23 (5 punti)

Certificazioni linguistiche per un punteggio massimo di 7 punti

livello C1 o C2 (7 punti)

livello B2 (5 punti)

livello B1 (3 punti)

nessun livello o certificazione non allegata (0 punti)



Per gli studenti della Laurea Magistrale:

Abstract della Tesi Triennale per un punteggio massimo di 22 punti

Curriculum Vitae per un punteggio massimo di 15 punti così determinato:

- verranno valutate esperienze lavorative/tirocini attinenti al corso di studi (10 punti)
- frequenza alla Scuola Superiore (2 punti)
- partecipazione ad attività extracurricolari attinenti al corso di studi (es. E-Racing, AeroUD, ERASMUS...) (3 punti)

Ulteriori 3 punti verranno assegnati ai candidati iscritti al Corso di studio triennale in Ingegneria Elettronica.

Nei casi di pari merito sarà preferito il candidato più anziano di età.

Assegnazione della destinazione e graduatorie: v. art. 5